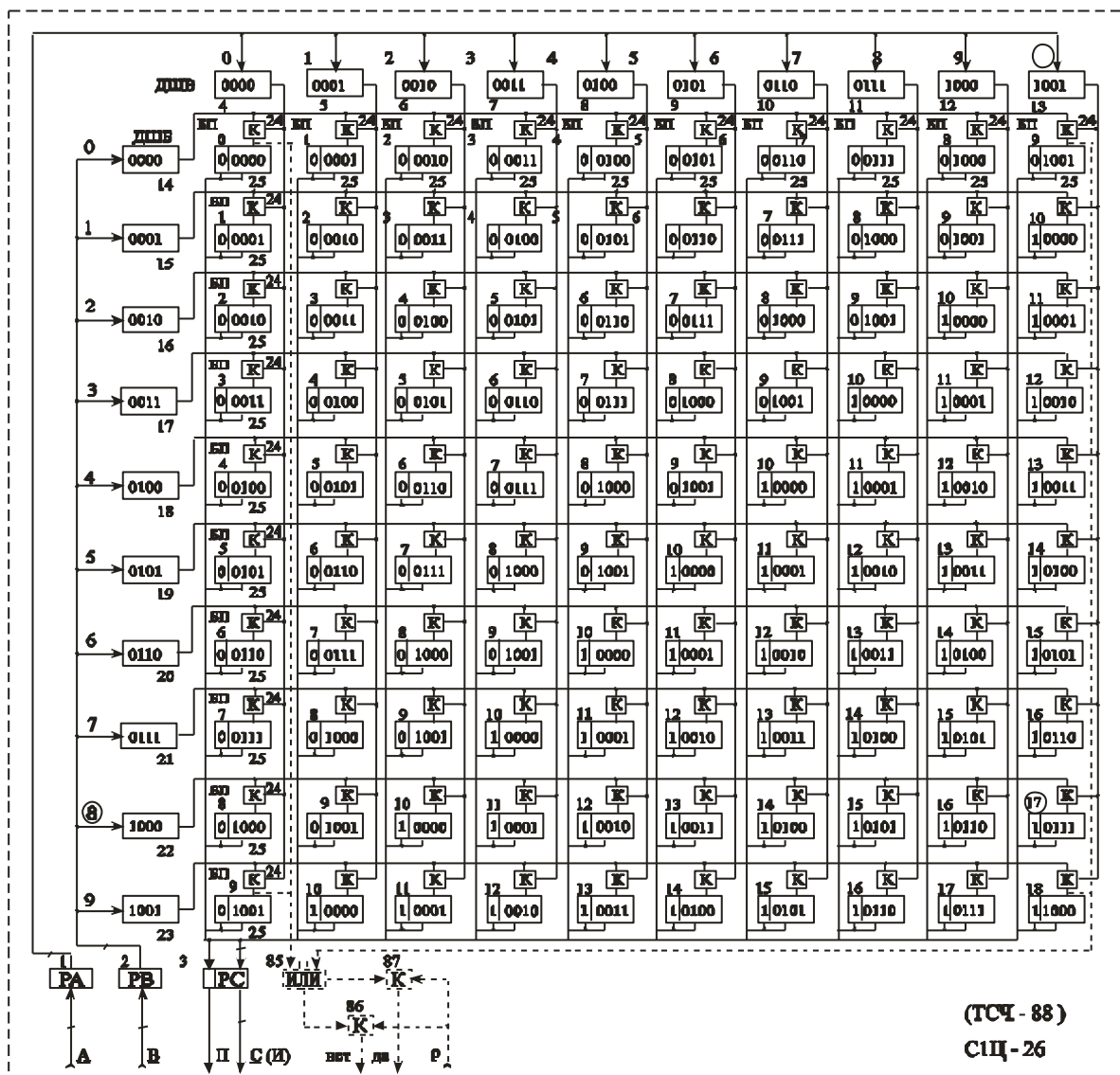
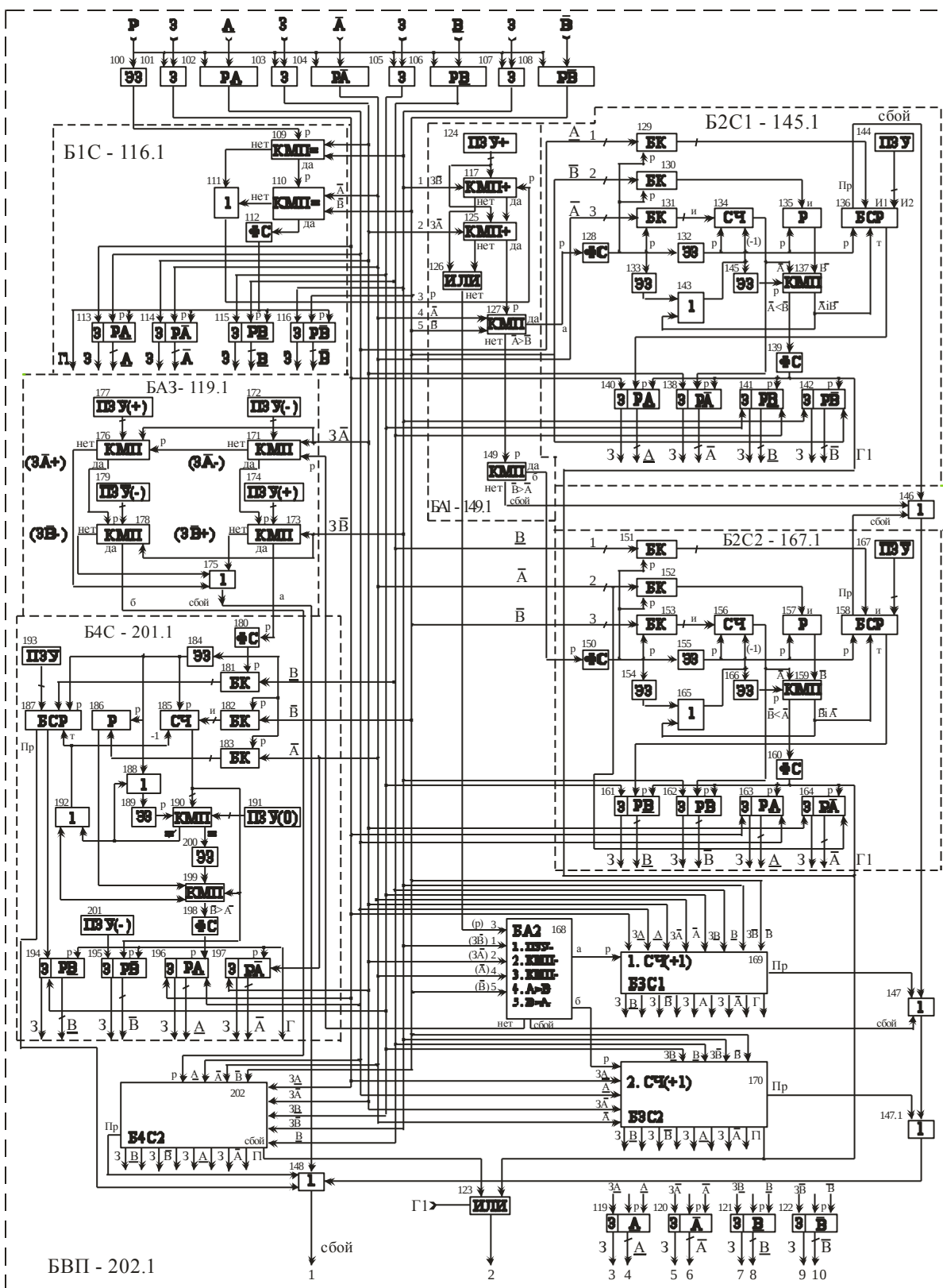


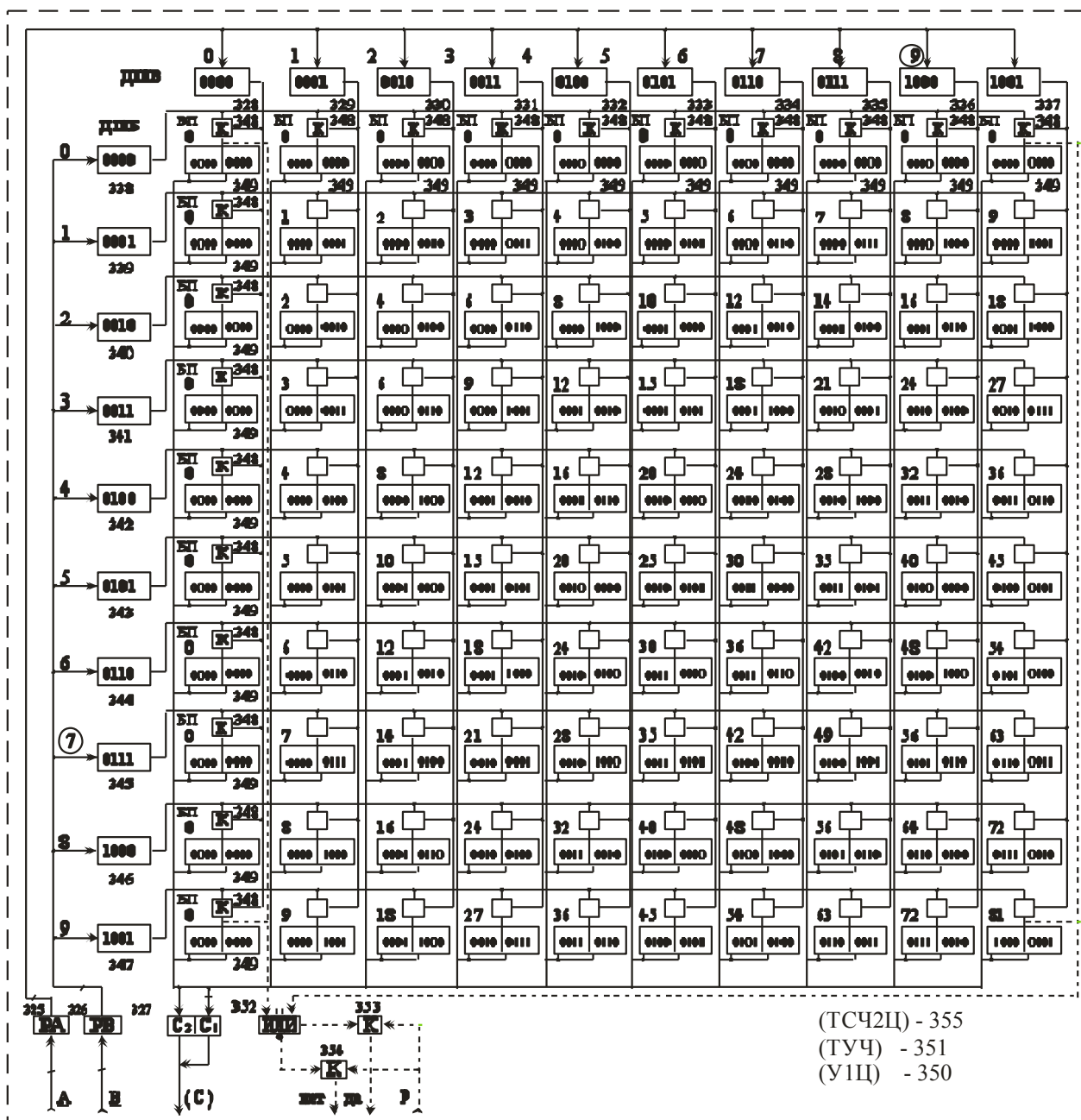
Патент РФ № 2399093

Цифровой процессор Кущенко В.А.-как информационная основа

управляемого мира.....	9
1.1. Описание структуры цифрового процессора.....	10
1.1.1. Представление чисел.....	10
1.1.2. Сумматор.....	11
1.1.3. Вычитатель.....	14
1.1.4. Умножитель.....	24
1.1.5. Делитель.....	30
1.1.6. Арифметический и логические блоки.....	35
1.1.7. Служебные блоки.....	38
1.1.8. Коды и знаки клавиатуры процессора.....	46
1.1.9. Блок регистров.....	54
1.1.10. Общая схема процессора.....	56
1.2. Описание процесса функционирования цифрового процессора.....	69
1.2.1. Алгоритмы сложения, вычитания, умножения, деления.....	69
1.2.2. Описание работы сумматора.....	77
1.2.3. Описание процесса функционирования блока вычитания.....	80
1.2.4. Описание процесса функционирования блока умножения.....	82
1.2.5. Описание процесса функционирования блока деления.....	84
1.2.6. Описание процесса функционирования служебных блоков.....	87
1.2.7. Описание процесса функционирования процессора в целом.....	95







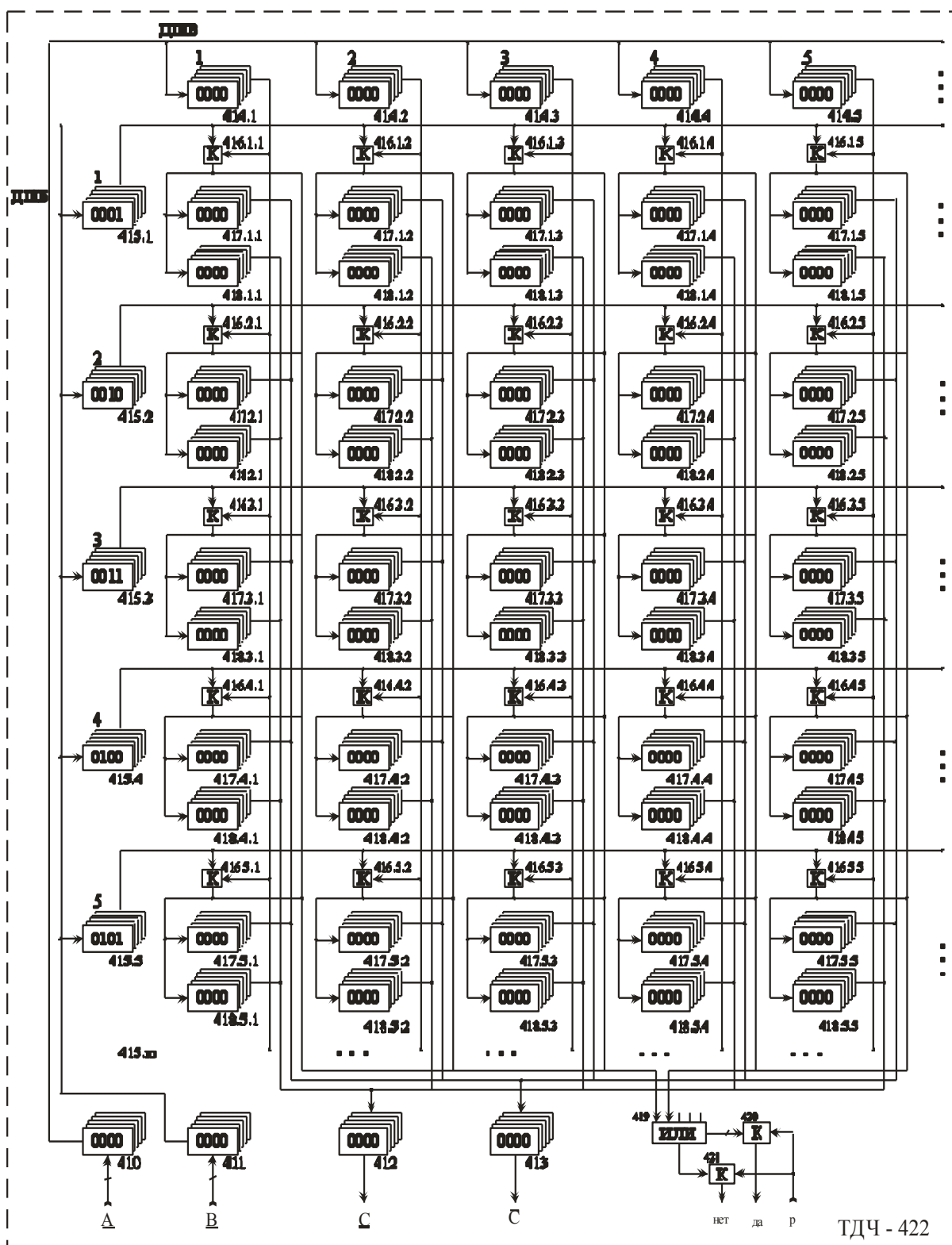


Рис. 41. Схема общая.